

(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号

特開2005-211160
(P2005-211160A)

(43) 公開日 平成17年8月11日(2005.8.11)

(51) Int.Cl.⁷

A61B 1/04
A61B 1/06
G02B 23/24
HO4N 5/225

F 1

A 6 1 B 1/04 3 7 O
A 6 1 B 1/06 D 4 C 0 6 1
G 0 2 B 23/24 B 5 C 0 2 2
H 0 4 N 5/225 C

テーマコード (参考)

2 H 0 4 0

4 C 0 6 1

5 C 0 2 2

審査請求 未請求 請求項の数 2 O L (全 7 頁)

(21) 出願番号

特願2004-18898 (P2004-18898)

(22) 出願日

平成16年1月27日 (2004.1.27)

(71) 出願人 000005430

フジノン株式会社

埼玉県さいたま市北区植竹町1丁目324

番地

(74) 代理人 100098372

弁理士 緒方 保人

(72) 発明者 阿部 一則

埼玉県さいたま市北区植竹町1丁目324

番地 富士写真光機株式会社内

F ターム (参考) 2H040 GA02 GA11

4C061 CC06 HH51 JJ06 JJ17 LL02

5C022 AA09 AB40 AC77 AC78

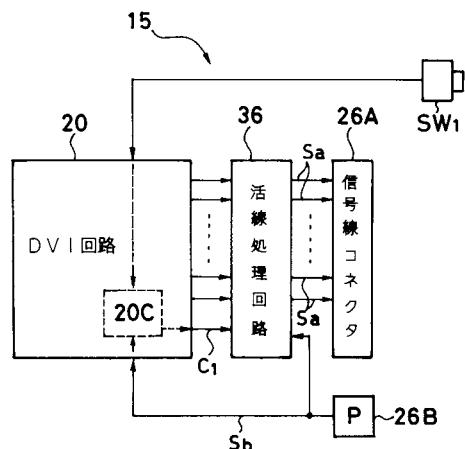
(54) 【発明の名称】電子内視鏡装置

(57) 【要約】

【課題】プロセッサ装置の電源を入れたままで、ハイビジョン方式変換器等を容易に着脱できるようにし、またコネクタ部からの不要な電磁波ノイズの輻射を防止する。

【解決手段】電子内視鏡10を接続するプロセッサ装置15に、パソコン等の表示規格のデジタル映像信号を形成しこれを作動信号として出力するDVI回路20を設け、このDVI回路20の出力側に接続する形でアダプタユニットであるハイビジョン方式変換器22を着脱可能にプロセッサ装置15へ配置する。そして、上記プロセッサ装置15内には、固定ネジによる固定状態を検出する検出スイッチSW₁と活線処理回路36を設け、この検出スイッチSW₁で固定状態が検出され、かつハイビジョン方式変換器22のコネクタ接続の電源ラインが通電状態となることが判定されたとき、上記活線処理回路36にて信号線コネクタ26Aの信号線を活線化する。

【選択図】図1



【特許請求の範囲】

【請求項 1】

被観察体を撮像するための固体撮像素子を搭載する電子内視鏡と、この電子内視鏡から入力した映像信号に対し各種の映像処理を施すプロセッサ装置と、このプロセッサ装置のコネクタ部に接続しあつ固定具によって固定するように構成され、所定の信号処理を実行するアダプタユニットと、このアダプタユニットが上記固定具で上記プロセッサ装置へ固定されているか否かを検出する固定状態検出手段と、

上記プロセッサ装置のコネクタ部における信号線の活線／非活線を設定する活線処理回路と、

上記固定状態検出手段の出力から上記アダプタユニットの固定状態が判定され、かつこのアダプタユニットのコネクタ接続の電源ラインが通電状態になっていると判定されたとき、上記活線処理回路によって上記プロセッサ装置のコネクタ部の信号線を活線化する制御回路と、からなる電子内視鏡装置。

【請求項 2】

上記固定具として固定ネジを設けると共に、上記固定状態検出手段として上記固定ネジの押圧により可動部が移動してオン、オフを制御する検出スイッチを設けたことを特徴とする上記請求項 1 記載の電子内視鏡装置。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は電子内視鏡装置、特に固体撮像素子で得られた撮像信号を入力して各種の映像処理するプロセッサ装置に対し、ハイビジョン方式変換器等のアダプタユニットを着脱可能に取り付ける電子内視鏡装置の構成に関する。

【背景技術】

【0002】

電子内視鏡装置は、固体撮像素子である C C D (Charge Coupled Device) 等を電子内視鏡 (電子スコープ) の先端部に搭載しており、この C C D は光源装置からの光の照明に基づいて被観察体を撮像する。そして、この電子内視鏡の C C D で得られた撮像信号をプロセッサ装置へ出力し、このプロセッサ装置で映像処理を施すことにより、被観察体の映像をモニタへ表示したり、静止画等を記録装置へ記録したりできるものである。

【0003】

一般に、上記の被観察体映像は、標準テレビジョン方式である N T S C 方式用モニタ (縦横比 3 : 4) に表示されるが、例えば特開平 4 - 253830 号公報に示されるように、走査線数が約 2 倍となる高品位のハイビジョンテレビ (H D T V) 方式のモニタ (縦横比 9 : 16) に被観察体映像を表示することも行われている。電子内視鏡装置では、 C C D の出力信号から通常の N T S C 方式の信号 (アナログ信号) が形成されるので、この N T S C 信号をハイビジョンテレビ信号へ変換することが行われる。

【0004】

一方、電子内視鏡装置で得られた被観察体の静止画 (デジタル信号) は、パソコン用コンピュータ (パソコン) 等のファイリング装置で記録媒体に記録し、後にパソコン用モニタへ表示して観察することが行われており、同時に C C D においては高解像度となる高画素数のものが用いられる傾向となっている。

【特許文献 1】特開平 4 - 253830 号公報

【特許文献 2】特開 2003 - 33322 号公報

【発明の開示】

【発明が解決しようとする課題】

【0005】

上述のように、近年では固体撮像素子である C C D が高解像度化、高画素数化されていることから、ハイビジョンテレビ方式による映像表示においても、従来と比較すると画質が

向上した被観察体映像を観察できるという利点があるが、上述のようにNTSC信号をハイビジョンテレビ信号へ変換するのでは、NTSC映像信号の解像度に制限され、高画質化されたCCDの解像度を十分に生かすことができないという問題がある。

【0006】

また、電子内視鏡には上述のように異なる画素数のCCDが搭載されており、このCCD画素数の相違や高画素数化の変遷に対応してハイビジョンテレビ信号への変換回路をプロセッサ装置内に配置し又は更新（交換）するのでは、コスト的に無駄があり、装置が高価になるという問題がある。更に、医療現場で使用される機器には、EMC（Electro-Magnetic Compatibility）や電気安全性について厳しい規格が要求されており、ハイビジョンテレビ信号への変換のために、パソコン等の専用の大きな装置において上記の医療用の規格が満たされるようにすることも非現実的である。10

【0007】

そこで、本出願人は、パソコン等へ供給するためにデジタル処理した映像出力を利用し、画素数の異なる固体撮像素子を搭載する電子内視鏡を接続する場合でも、解像度を低下させることなく、ハイビジョンテレビ方式の映像を得ることができるアダプタ形式のハイビジョン方式変換器を提案している。

【0008】

ところで、このようなハイビジョン方式変換器等のアダプタユニットの着脱においては、プロセッサ装置の電源を入れたままで安全に電気的接続ができれば便利であり、これによれば、電子内視鏡の使用、不使用に関係なく迅速な取付け、取外しが可能となる。また、上記のプロセッサ装置では、アダプタユニットを着脱可能にするためコネクタが配置されるが、このコネクタにおいては、アダプタが接続されていない場合には、コネクタピンがアンテナとなり、不要な電磁波ノイズを輻射するという問題がある。20

【0009】

本発明は上記問題点に鑑みてなされたものであり、その目的は、プロセッサ装置の電源を入れたままでも、ハイビジョン方式変換器等のアダプタユニットを容易に取付け、取外すことが可能となり、またコネクタ部からの不要な電磁波ノイズの輻射を防止することができる電子内視鏡装置を提供することにある。

【課題を解決するための手段】

【0010】

上記目的を達成するために、請求項1に係る発明は、被観察体を撮像するための固体撮像素子を搭載する電子内視鏡と、この電子内視鏡から入力した映像信号に対し各種の映像処理を施すプロセッサ装置と、このプロセッサ装置のコネクタ部に接続しつつ固定具によって固定するように構成され、所定の信号処理を実行するアダプタユニットと、このアダプタユニットが上記固定具で上記プロセッサ装置へ固定されているか否かを検出する固定状態検出手段と、上記プロセッサ装置のコネクタ部における信号線の活線／非活線を設定する活線処理回路と、上記固定状態検出手段の出力から上記アダプタユニットの固定状態が判定され、かつこのアダプタユニットのコネクタ接続の電源ラインが通電状態になっていると判定されたとき、上記活線処理回路によって上記プロセッサ装置のコネクタ部の信号線を活線化する制御回路と、からなる。30

また、請求項2に係る発明は、上記固定具として固定ネジを設けると共に、上記固定状態検出手段として上記固定ネジ押圧により可動部が移動してオン、オフを制御する検出スイッチを設けたことを特徴とする。40

【0011】

上記の構成によれば、例えばプロセッサ装置に設けられている専用のスロットにハイビジョン方式変換器のアダプタユニットがコネクタ接続できる構成とされており、このアダプタユニットをスロットに配置し固定ネジでプロセッサ装置へ取り付けると、この固定ネジによって検出スイッチがオンされる。一方、制御部は上記検出スイッチによって固定ネジの取付けが判定されると同時に、コネクタ接続の電源ラインの通電状態が判定されたとき、信号線が活線化される。これによれば、電源ラインと信号線が同時に電気的に接続さ50

れることがないので、プロセッサ装置及びアダプタユニットを破損させることもなく、電気的安全性が保たれる。また、アダプタユニットを装着しないときは、たとえスロットを塞ぐ蓋を固定ネジで取り付けたとしても、制御部は信号線（コネクタ端子ピンを含む）を活線化しないので、コネクタ部からの電磁波ノイズの輻射が防止される。

【発明の効果】

【0012】

本発明の電子内視鏡装置によれば、電源線と信号線が同時に接続されないので、プロセッサ装置の電源を入れたままでの接続でも電気的安全性が維持されることになり、ハイビジョン方式変換器等のアダプタユニットを容易に取付け、取外すことが可能となる。また、アダプタユニットを接続しないときには、コネクタ部の信号線が非活線状態となり、コネクタ端子（ピン）がアンテナとなって不要な電磁波ノイズを輻射させることが防止される。

10

【発明を実施するための最良の形態】

【0013】

図1乃至図4には、実施例に係る電子内視鏡装置の構成が示されており、まず図4に基づいて全体の構成を説明する。図4において、電子内視鏡（電子スコープ）10には、その先端部に固体撮像素子であるCCD11が設けられており、このCCD11としては、40万画素、80万画素、131万画素等、各種のものが搭載される。また、このCCD11から出力された撮像信号をサンプリングする相関二重サンプリング（CDS）回路12及び電子内視鏡10の識別情報や映像処理情報等を格納するメモリ（EEPROM）13等が設けられる。なお、この電子内視鏡10には、図示していない光源装置の光がライトガイドを介して供給されており、先端部から照明光を出力することにより被観察体が上記CCD11で撮像される。上述した画素数（若しくはその画素数に対応したCCDの転送方式）の異なるCCD11を搭載する各種の電子内視鏡10は、プロセッサ装置15に着脱自在に接続可能となっている。

20

【0014】

このプロセッサ装置15には、映像信号形成のための各種の信号処理をする信号処理回路16、デジタル化された映像信号に対し更なる映像処理を施すDSP（デジタル信号プロセッサ）17、このDSP17でデジタル処理された映像信号をアナログ信号（Y/C信号等）へ変換するアナログ信号プロセッサ18、各種の制御を実行するマイコン19が設けられ、上記DSP17の後段に、DVI（Digital Visual Interface）回路20が設けられる。このDVI回路20は、パソコン（パーソナルコンピュータ）用モニタ等へ出力するための表示規格、例えば 640×480 （VGA - Video Graphics Array）、 1024×768 （XGA - eXtended Graphics Array）、 1280×960 、 1280×1024 （SXGA - Super XGA）等に対応した映像信号を形成し、その後にパラレル・シリアル変換し、このシリアル信号を差動信号としてパソコン用モニタやファイリング装置等へ出力する。なお、上記DVIは、DDWG（Digital Display Working Group）が設定した高速スピードのディスプレイ用インターフェースで、データフォーマットにTMD（Transition Minimized Differential Signaling）を採用する。

30

【0015】

そして、上記のDVI回路20の出力コネクタ部に接続する形で、アダプタユニットの構成となるハイビジョン方式変換器22が設けられ、このハイビジョン方式変換器22の出力がHDTV用モニタやHDTV用レコーダへ接続される。即ち、このハイビジョン方式変換器22は、入力した映像信号を記憶するフレームメモリ等を備え、映像信号の水平同期信号（H）や垂直同期信号（V）等からその画素数を検出し、画素数に応じたメモリ読み出し制御で上記フレームメモリから映像信号を読み出すことにより、ハイビジョンテレビ信号（Y, Pr, Pb信号）を形成する。

40

【0016】

図3には、上述したプロセッサ装置15とハイビジョン方式変換器（アダプタユニット）22の取付け接続部の構成が示されており、図示されるように、プロセッサ装置15の

50

背面側に、ハイビジョン方式変換器用スロット 25 が設けられる。このスロット 25 の前側には、ハイビジョン方式変換器 22 を接続するための信号線コネクタ（例えは雄側）26A と電源線コネクタ（雄側）26B が設けられ、これらのコネクタ 26A, 26B に信号線 Sa, 電源線 Sb を介して DVI 回路（ボード）20 が接続される。また、背面のネジ孔 28 の一つの裏側に固定状態検出手段としての検出スイッチ SW1 が設けられる。

【0017】

一方、ハイビジョン方式変換器 22 には、プロセッサ装置 15 に接続するための信号線コネクタ（例えは雌側）30A と電源線コネクタ（雌側）30B が設けられ、また固定ネジ 31 の挿入孔 32 が設けられる。なお、このハイビジョン方式変換器 22 の背面には、ハイビジョン用モニタ等へ出力するためのコネクタ 33、上記プロセッサ装置 15 の背面には、パソコン用モニタ等へ出力するためのコネクタ 34 が設けられる。

【0018】

図 1 には、プロセッサ装置 15 における活線処理に関する構成が示されており、上記図 3 の DVI 回路 20 内に配置される制御回路 20C と上記信号線コネクタ 26A との間に、活線処理回路 36 が接続される。この活線処理回路 36 は、例えは各信号線 Sa にスリーステートバッファ等を接続して活線又は非活線のいずれかに設定するものであり、その他でも、機械的な切換えスイッチ等を各信号線 Sa に接続し、これによって活線と非活線を切り換えるようにしてもよい。

【0019】

実施例は以上の構成からなり、その作用を図 5 及び図 2 を参照しながら説明する。図 3 に示されるように、アダプタユニットとしてのハイビジョン方式変換器 22 の取付けは、プロセッサ装置 15 の専用スロット 25 に挿入し、固定ネジ 31 を挿入孔 32 からネジ孔 28 へ結合させることにより行われる。図 5 において、上述したハイビジョン方式変換器 22 の挿入・ネジ止め（ステップ 101）が行われると、ステップ 102 では、ネジ部検出スイッチ SW1 がオンされているか否かの判定が行われ、図 2 (B) のように、固定ネジ 31 によって検出スイッチ SW1 がオンされた [Y (YES)] ときは、次のステップ 103 にて、電源線コネクタ 26B, 30B の結合によって電源線が通電状態になっているか否かが判定される。これは、電源線 Sb に例えば 5mA が流れる状態を検出することによって判定され、ここで、Y のときは、ステップ 104 にて信号線の活線化が実行され、その後に通常処理が行われる（ステップ 105）。

【0020】

即ち、図 1 に示されるように、DVI 回路 20 の制御回路 20C は検出スイッチ SW1 からのオン信号を受け、かつ電源線コネクタ 26B につながる電源線 Sb に電流が流れることを判定したとき、制御線 C1 で供給される制御信号によって活線処理回路 36 を動作させ、信号線 Sa を活線状態に設定する。一方、ハイビジョン方式変換器 22 の取外しにおいては、まず図 2 (A) に示されるように、固定ネジ 31 が外されるので、検出スイッチ SW1 はオフ状態となり、この結果、電源線コネクタ 26B, 30B が外れる前に、信号線 Sa は活線処理回路 36 によって非活線化される。このようにして、電源線 Sb による電源の供給と、信号線 Sa による信号の伝送が時間差を持って電気的に導通状態又は非導通状態となるので、DVI 回路 20 やハイビジョン方式変換器 22 の内部回路に影響を与えることなく、ハイビジョン方式変換器 22 の取付け・取外しが容易に行われる。

【0021】

そして、ハイビジョン方式変換器 22 を取り付けていないときは、専用スロット 25 内は空となるので、このスロット 25 の入口に別途用意した板状の蓋を固定ネジ 31 で固定することが好ましいが、この場合でも、固定ネジ 31 の取付けのみでは、信号線 Sa は活線状態とはならない。従って、信号線コネクタ 26A のピン等がアンテナとなって不要電磁波ノイズを輻射させることも有効に防止される。

【0022】

なお、このハイビジョン方式変換器 22 によれば、パソコン用モニタを出力対象として形成された例えは 640 × 480 (VGA)、1024 × 768 (XGA)、1280 ×

10

20

30

40

50

960、1280×1024(S X G A)等の表示規格の映像信号をハイビジョンテレビ信号に変換し、この映像信号をハイビジョン用モニタやハイビジョン用レコーダに出力することができ、内視鏡で得られた被観察体をハイビジョン映像で観察することができる。

【0023】

また、実施例では、ハイビジョン方式変換器22をプロセッサ装置15へ接続する場合を説明したが、その他の機能を持つアダプタユニットをプロセッサ装置15へ着脱可能に接続する場合にも適用することができる。

【図面の簡単な説明】

【0024】

【図1】本発明の実施例に係る電子内視鏡装置（プロセッサ装置）の活線処理に関する構成を示す回路ブロック図である。

【図2】実施例の検出スイッチと固定ネジの関係を示し、図（A）は固定ネジを外したときの図、図（B）は固定ネジを付けたときの図である。

【図3】実施例におけるプロセッサ装置とハイビジョン方式変換器（アダプタユニット）の取付け接続部の構成を示す斜視図である。

【図4】実施例の電子内視鏡装置の全体構成を示す回路ブロック図である。

【図5】実施例の動作を示すフローチャート図である。

【符号の説明】

【0025】

10 ... 電子内視鏡、 15 ... プロセッサ装置、

17 ... D S P、 19 ... マイコン、

20 ... D V I 回路（差動信号出力部）、

20 C ... 制御回路、

22 ... ハイビジョン方式変換器、

26 A, 30 A ... 信号線コネクタ、

26 B, 30 B ... 電源線コネクタ、

36 ... 活線処理回路、

S a ... 信号線、 S b ... 電源線、

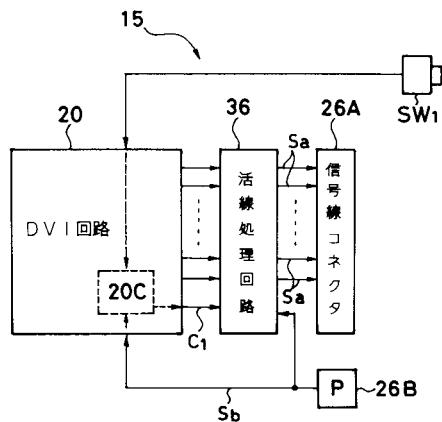
S W₁ ... 検出スイッチ。

10

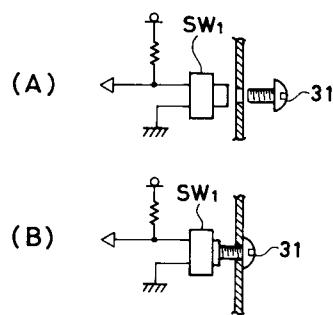
20

30

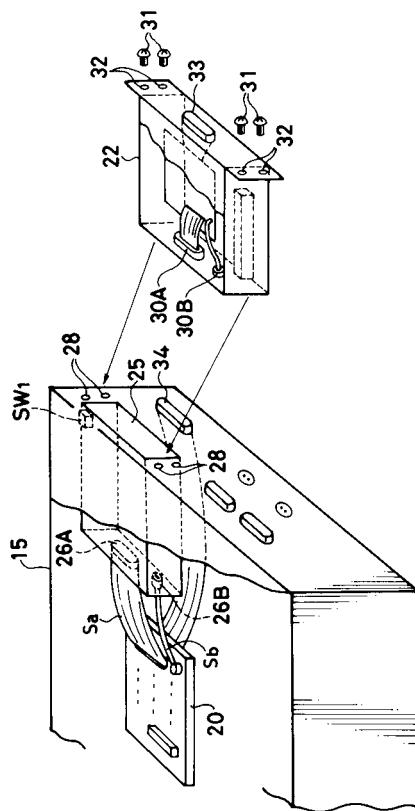
【図1】



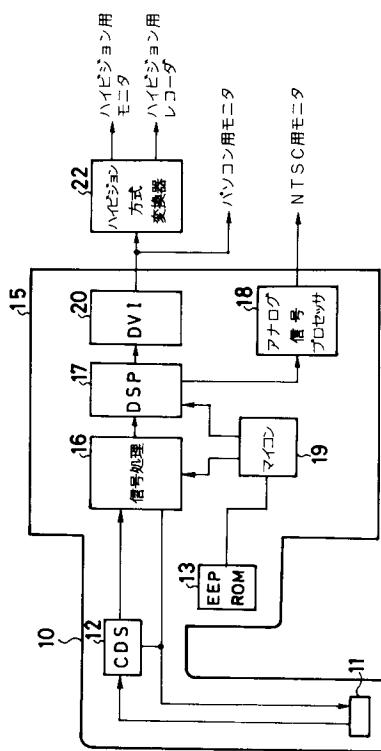
【図2】



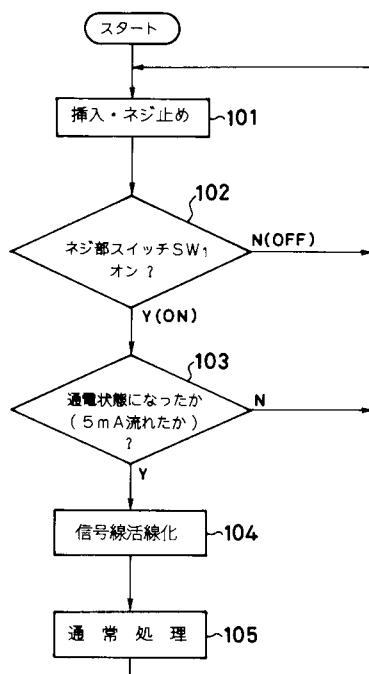
【図3】



【図4】



【図5】



专利名称(译)	电子内视镜装置		
公开(公告)号	JP2005211160A	公开(公告)日	2005-08-11
申请号	JP2004018898	申请日	2004-01-27
[标]申请(专利权)人(译)	富士写真光机株式会社		
申请(专利权)人(译)	富士公司		
[标]发明人	阿部一則		
发明人	阿部 一則		
IPC分类号	G02B23/24 A61B1/04 A61B1/06 G09G5/00 H01R13/70 H04N5/225		
CPC分类号	A61B1/00114 A61B1/04 G09G5/006 G09G2330/02 H01R13/701 H04N7/0125 H04N2005/2255		
FI分类号	A61B1/04.370 A61B1/06.D G02B23/24.B H04N5/225.C A61B1/04 A61B1/04.510 A61B1/06.520 H04N5/225 H04N5/225.100 H04N5/225.500 H04N5/232		
F-TERM分类号	2H040/GA02 2H040/GA11 4C061/CC06 4C061/HH51 4C061/JJ06 4C061/JJ17 4C061/LL02 5C022/AA09 5C022/AB40 5C022/AC77 5C022/AC78 4C161/CC06 4C161/HH51 4C161/JJ06 4C161/JJ17 4C161/LL02 5C122/DA26 5C122/EA00 5C122/EA01 5C122/EA42 5C122/EA58 5C122/FC00 5C122/GE02 5C122/GE03 5C122/GE14 5C122/HA75 5C122/HA86 5C122/HB01		
其他公开文献	JP4426854B2		
外部链接	Espacenet		

摘要(译)

要解决的问题：在处理器的电源打开时容易地附接/拆卸高清晰系统转换器等，并且防止来自连接器部件的电磁噪声的不必要的辐射。解决方案：连接有电子内窥镜10的处理器15具有用于形成个人计算机等的显示标准的数字图像信号并将该信号作为操作信号输出的DVI电路20；并且作为适配器单元的高清晰度系统转换器22可拆卸地设置在处理器15中，连接到DVI电路20的输出侧。用于检测状态的检测开关SW 1 通过固定螺钉和热线处理电路36的固定装置被安装在处理器15内部。当检测开关SW 1 检测到固定的状态，并且确定电源线连接到高清晰系统转换器22的连接器被通电，信号线连接器26A的信号线由热线处理电路36加热。 ż

